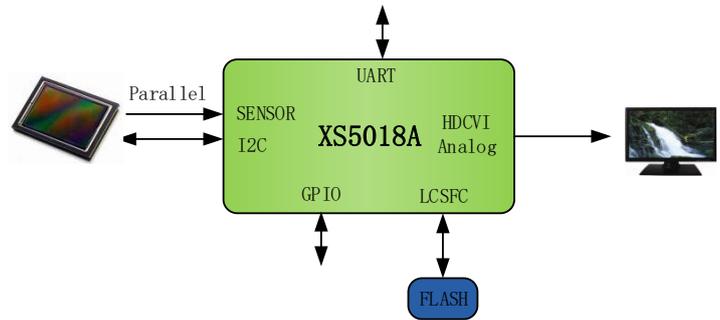


XS5018A 芯片是一款针对 CMOS Image Sensor，应用于车载环视摄像机的图像信号处理芯片，主要应用在车载产品市场，高度集成外围器件，简化产品设计。具备高性能的 ISP，3DNR，处理能力达 1080P@30fps，标清模拟输出支持 CVBS (960H)，高清模拟输出支持 HDcctv 720P/960P/1080P。内嵌 CPU 处理器，可以实现灵活的软件应用。

- ◎ 同轴高清发明者，自主知识产权
- ◎ 集成 DAC，视频 Buffer 以及比较器
- ◎ 兼容 HDcctv/CVBS
- ◎ 支持 960H/720P/960P/1080P
- ◎ ISP 最高支持 1080P@30FPS
- ◎ 高性能 2D 降噪、3D 降噪
- ◎ 支持无极降帧



- 视频输入接口
 - 支持 10bit RGB Byer 输入，最高时钟 100MHz
- 外部接口
 - 支持 POR 上电复位
 - UARTx1，可复用为 GPIO
 - I2C x1
 - SPIx1，可复用为 GPIO
 - 集成 JTAG，可复用为 GPIO
 - 集成比较器
 - 集成视频 DAC 和 Buffer
- 图像信号处理
 - 支持 2D 降噪
 - 支持 3D 降噪
 - 支持阴影矫正，动态坏点矫正
 - 支持 AE、AWE 功能
 - 支持绿不平矫正
 - 支持色彩矫正，伪色矫正

- 支持边缘增强
- 支持无极降帧
- 视频处理
 - 支持视频剪切及视频缩小放大
 - 支持隐私遮挡及 OSD 叠加
- 物理规格
 - 内核电压为：1.1V
 - 普通 IO 电压为：3.3V
 - Sensor IO 电压为：1.8/3.3V
- QFN5X5, 48-pin, 0.35mm pitch
- 支持多种同轴高清制式和标清制式，包括
 - 960H@25/30fps
 - 720P@25/30/50/60fps
 - 960P@25/30fps
 - 1080P@25/30fps
- 集成视频 DAC，视频 Buffer 以及比较器，简化了产品 PCB 设计以及节省了硬件 BOM 成本